

Musterlösung zur Klausur

Technische Informatik II

Herbst 2006

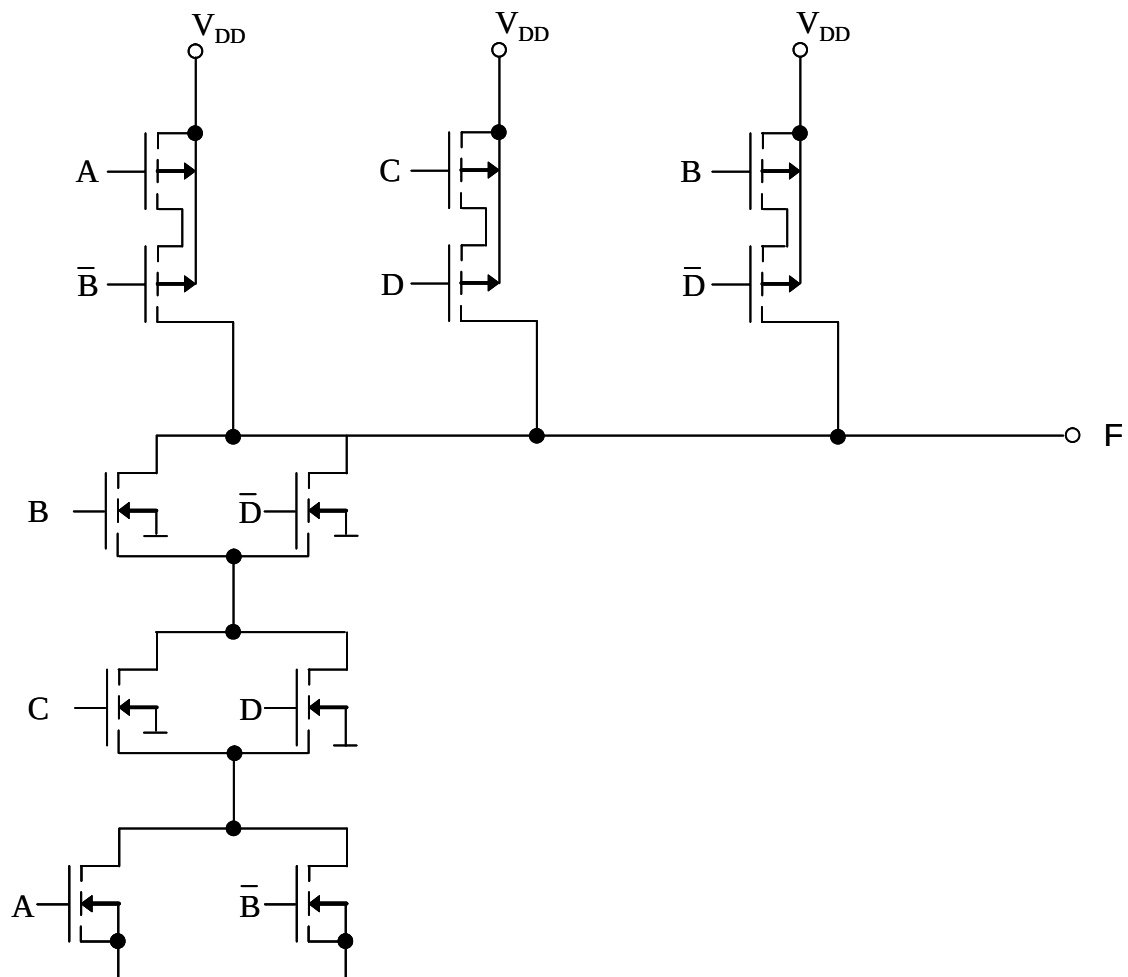
AUFGABE II - 1

a)

A	B	C	D	$(\bar{A} \wedge B)$	$(\bar{C} \wedge \bar{D})$	$\bar{B} \wedge D$	F
0	0	0	0	0	1	0	1
0	0	0	1	0	0	1	1
0	0	1	0	0	0	0	0
0	0	1	1	0	0	1	1
0	1	0	0	1	1	0	1
0	1	0	1	1	0	0	1
0	1	1	0	1	0	0	1
0	1	1	1	1	0	0	1
1	0	0	0	0	1	0	1
1	0	0	1	0	0	1	1
1	0	1	0	0	0	0	0
1	0	1	1	0	0	1	1
1	1	0	0	0	1	0	1
1	1	0	1	0	0	0	0
1	1	1	0	0	0	0	0
1	1	1	1	0	0	0	0

b)

$$F = (\bar{A} \wedge B) \vee (\bar{C} \wedge \bar{D}) \vee (\bar{B} \wedge D) \Rightarrow \begin{aligned} f_p &= (A \wedge \bar{B}) \vee (C \wedge D) \vee (B \wedge \bar{D}) \\ f_n &= (A \vee \bar{B}) \wedge (C \vee D) \wedge (B \vee \bar{D}) \end{aligned}$$



Aufgabe II – 2

a) Bei einem nichtinvertierenden Verstärker mit einem idealen Operationsverstärker gilt:

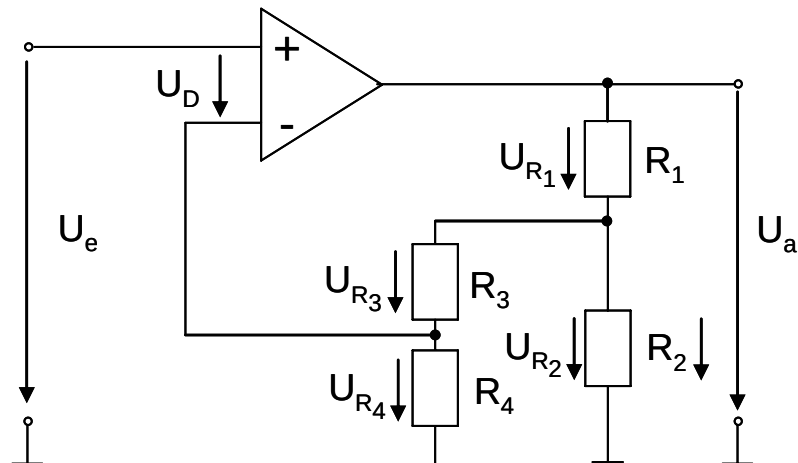
$$A = 1 + \frac{R_1}{R_2}$$

hier: $1000 = 1 + \frac{50\text{k}\Omega}{R_2}$

$$999R_2 = 50\text{k}\Omega$$

$$R_2 = \frac{50\text{k}\Omega}{999} \approx 50\Omega$$

b)



Spannungsumlauf:

$$U_e = U_D + U_{R_4}, \text{ wegen } U_D \rightarrow 0 \text{ gilt: } U_e = U_{R_4} \quad (1)$$

$$U_a = U_{R_1} + U_{R_2}$$

$$U_{R_2} = U_{R_3} + U_{R_4}$$

$$U_{R_2} = U_a \cdot \frac{R_{\text{ers}}}{R_1 + R_{\text{ers}}} \quad (2)$$

$$\begin{aligned} R_{\text{ers}} &= R_2 \parallel (R_3 + R_4) \\ &= \frac{R_2 \cdot (R_3 + R_4)}{R_2 + R_3 + R_4} \end{aligned} \quad (3)$$

(3) in (2)

$$\begin{aligned}
 U_{R_2} &= U_a \cdot \frac{\frac{R_2 \cdot (R_3 + R_4)}{R_2 + R_3 + R_4}}{R_1 + \frac{R_2 \cdot (R_3 + R_4)}{R_2 + R_3 + R_4}} \\
 &= U_a \cdot \frac{\frac{R_2 \cdot (R_3 + R_4)}{R_2 + R_3 + R_4}}{\frac{R_1 \cdot (R_2 + R_3 + R_4) + R_2 \cdot (R_3 + R_4)}{R_2 + R_3 + R_4}} \\
 &= U_a \cdot \frac{R_2 \cdot (R_3 + R_4) \cdot \cancel{(R_2 + R_3 + R_4)}}{(\cancel{R_2 + R_3 + R_4}) \cdot (R_1 \cdot (R_2 + R_3 + R_4) + R_2 \cdot (R_3 + R_4))} \quad (4)
 \end{aligned}$$

$$U_{R_4} = U_{R_2} \cdot \frac{R_4}{R_3 + R_4} \quad (5)$$

$$(1) \text{ in } (5): U_e = U_{R_2} \cdot \frac{R_4}{R_3 + R_4} \quad (6)$$

(6) mit (4)

$$\begin{aligned}
 U_e &= U_a \cdot \frac{R_2 \cdot \cancel{(R_3 + R_4)}}{R_1 \cdot (R_2 + R_3 + R_4) + R_2 \cdot (R_3 + R_4)} \cdot \frac{R_4}{\cancel{(R_3 + R_4)}} \\
 A &= \frac{U_a}{U_e} = \frac{R_1 \cdot (R_2 + R_3 + R_4) + R_2 \cdot (R_3 + R_4)}{R_2 \cdot R_4}
 \end{aligned}$$

hier:

$$A = \frac{200\text{k}\Omega \cdot (20\text{k}\Omega + 10\text{k}\Omega + 10\text{k}\Omega) + 20\text{k}\Omega \cdot (10\text{k}\Omega + 10\text{k}\Omega)}{20\text{k}\Omega \cdot 10\text{k}\Omega}$$

$$A = \frac{200\text{k}\Omega \cdot 40\text{k}\Omega + 20\text{k}\Omega \cdot 20\text{k}\Omega}{20\text{k}\Omega \cdot 10\text{k}\Omega}$$

$$A = \frac{8000 + 400}{200} = 42$$

Aufgabe II -3

a) Ein Maschenumlauf im Eingangskreis führt zu

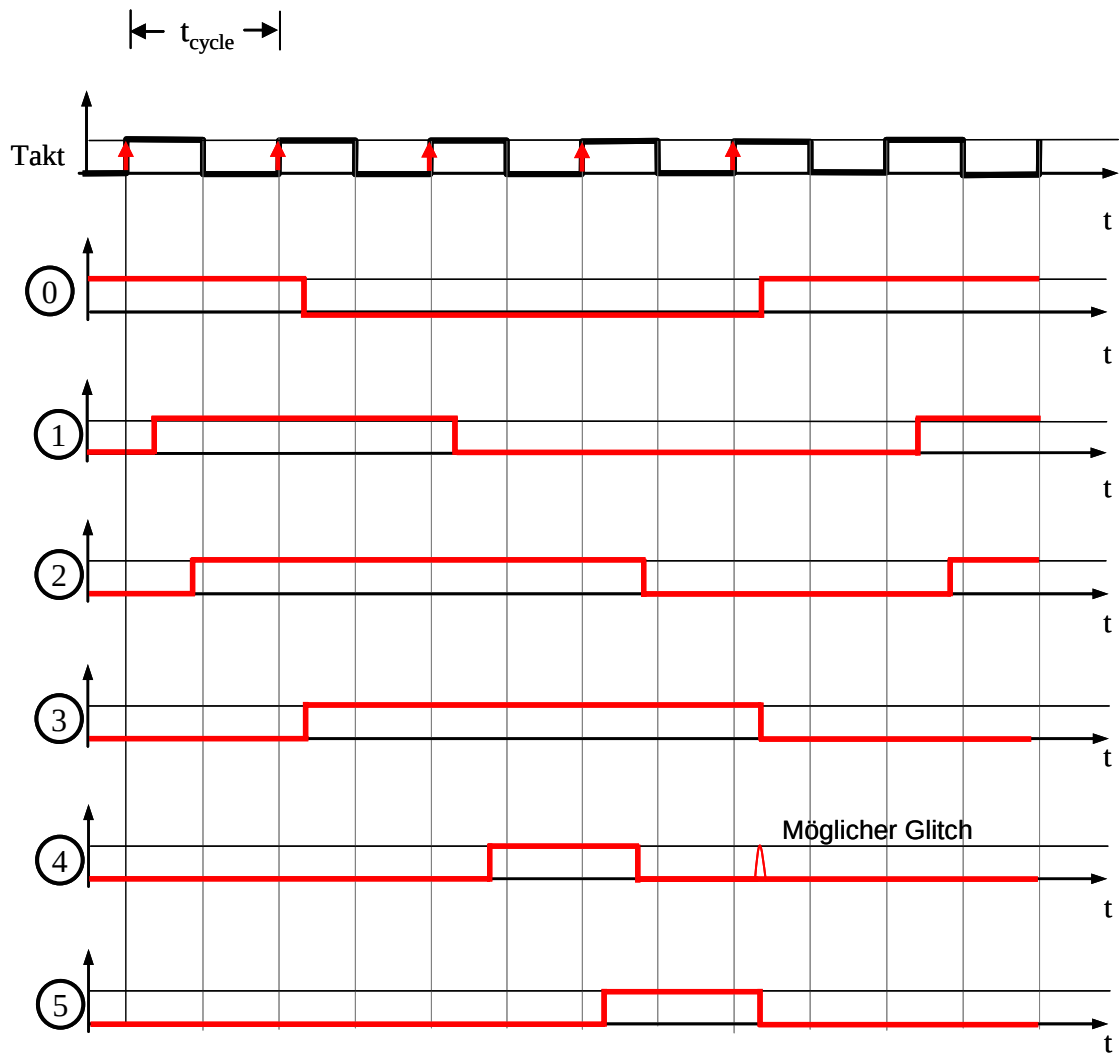


Bild 3-2: Signalverläufe

b) allgemein: $t_{\text{skew,max}} \leq t_{\text{pdDmin}} + t_{\text{pdSmin}} - t_{\text{hold}}$

Bei einer Einspeisung des Taktes T1 müssen folgende Beeinflussungen berücksichtigt werden:

$$\text{FF}\emptyset \rightarrow \text{FF1}$$

$$\text{FF}\emptyset \rightarrow \text{FF2}$$

Wegen des einstufigen Schaltnetzes und der beiden Skew- Elemente ist dabei der Pfad $\text{FF}\emptyset \rightarrow \text{FF2}$ der kritische Pfad, der $t_{\text{skew,max}}$ bestimmt.

$$2 \cdot t_{\text{skew,max}} \leq t_{\text{pdDmin}} + t_{\text{pdSmin}} - t_{\text{hold}}$$

$$t_{\text{skew,max}} \leq \frac{1}{2} \cdot (4,0\text{ns} + 0,9\text{ns} - 1\text{ns})$$

$$t_{\text{skew,max}} \leq 1,95\text{ns}$$

c)

$$\text{FF1} \rightarrow \text{FF0}$$

$$0 \leq t_{\text{pdDmin}} - t_{\text{hold}} - t_{\text{skew,max}}$$

$$0 \leq 4,0\text{ns} - 1\text{ns} - 2,5\text{ns}$$

$$0 \leq 0,5\text{ns}$$

$$\text{FF1} \rightarrow \text{FF2}$$

$$0 \leq t_{\text{pdDmin}} + t_{\text{pdSmin}} - t_{\text{hold}} - t_{\text{skew,max}}$$

$$0 \leq 4,0\text{ns} + 0,9\text{ns} - 1\text{ns} - 2,5\text{ns}$$

$$0 \leq 1,4\text{ns}$$

Bei der Betrachtung von t_{cycle} ist der kritische Pfad durch $\text{FF2} \rightarrow \text{FF1}$ gegeben.

$$t_{\text{cycle}} \geq t_{\text{skew,max}} + t_{\text{pdDmax}}(7474, \text{FF2}) + t_{\text{pdSmax}}(7408) + t_{\text{pdSmax}}(7432) + t_{\text{setup}}$$

$$t_{\text{cycle}} \geq 2,5\text{ns} + 6,0\text{ns} + 3,0\text{ns} + 3,9\text{ns} + 2\text{ns}$$

$$t_{\text{cycle}} \geq 17,4\text{ns}$$

$$f_{\text{max}} = \frac{1}{t_{\text{cycle}}} = \frac{1}{17,4\text{ns}} \approx 57,48\text{MHz}$$